Unité d'enseignement SSA
Planning cours/labo systèmes séquentiels avancés, 2012-2013

Version du 21 février 2013

Semestre 4 : 4 p. cours (66), 3 p. labo (46); répartititon planifiée => 67 crs, 42 labo (congé 2)

		2 périodes	3 périodes	2 périodes
1	25-févr	Introduction Exo générateur triangle	Rappel codage nombres: signés C1, C2, .. Addition/Soustraction (schéma bloc)	add/sub dépassement capacité
2	4-mars	Multiplication nombres entiers	Multiplication nombre entiers signés.	Nombres flottants
3	11-mars	MSS complexes (intro)	Labo numération (10 périodes)	Labo numération
4	18-mars	Décomposition UC-UT, Organigramme grossier	Labo numération	Labo numération
5	25-mars	Exemple multiplication : org. grossier, org. détaillé	suite multiplication : , schéma bloc UT, org. détail. à graph	Exe: Distributeur de billet
	1-avr	Vacances de Pâques		
6	8-avr	Evolution UC => compteur	Labo MSS complexe (16 périodes)	UC microséquenceur
7	15-avr	uProg horizontale/verticale	Liaison série SPI carte REPTAR	Labo MSS complexe
8	22-avr	Sous-programme et Pile	Labo MSS complexe	Labo MSS complexe
9	29-avr	Sous-programme et Pile	Labo MSS complexe	Congé Ascension
10	6-mai	Interruptions	UT Universelle/ Structure système à processeur (Von Neuman, bus)	Conception processeur: processeur MU0
11	13-mai	Etude du processeur MU0 (chronogramme, simulateur)	Etude MU0 (simulateur) Exo: Modif MU0 (ajout d'instructions)	Exercice: Modif MU0 (ajout d'instructions)
12	20-mai	Plan d'adressage	Interfaces de mémoires	Interfaces simples I/O
13	27-mai	Interfaces simples I/O	Projet SoPC MU0 (16 périodes)	Interfaces simples I/O
14	3-juin	Interface I/O avec gestion de flux	intégré sur Spartan6 REPTAR	Interface I/O avec gestion de flux, interruptions
15	10-juin	Interface I/O avec gestion de flux, interruptions	Interfaçage master SPI, réalisation d'un générateur de fonctions	
16	17-juin	Types de bus	Interfaçage master SPI, réalisation d'un générateur de fonctions	
	24-juin	Interruption des cours		
	1-juil	Examens d'unité		