

## Unité d'enseignement IFS

### Planning cours/labo unité "Interface", S2, 2018-2019

EMI

Version du 29 mars 2019

Semestre 2 : 2 p. cours (32), 2 p. labo (32)

Mercredi 14h55-16h30

Jeudi 14h55-16h30

2 périodes		2 périodes		
1	18.févr	Intro IFS Intro système embarqué	Architecture système à processeur, plan d'adressage Présentation REPTAR (uC, plan d'adres.)	
2	25.févr	1p: présent. REPTAR (uC, plan d'adres.) (1p labo ...)	labo intro I/O FPGA SP3	
3	04.mars	Aspect technique (open coll, 3 états) Interface simple E/S	Interface simple E/S	
4	11.mars	Interface simple E/S	Labo I/O simple leds/switch FPGA	
5	18.mars	Interface avec gestion de flux, exe	Labo I/O avec fonctions évoluées FPGA	
6	25.mars	Interface gestion interruption, controlleur IRQ	Labo I/O avec fonctions évoluées FPGA	
7	01.avr	Test / type de bus + ByteEn	Labo I/O avec fonctions évoluées FPGA	test
8	08.avr	DMA/ cor exe	Labo chaine acquisition, cohérence data	
9	15.avr	Labo chaine acquisition, cohérence data	Labo chaine acquisition, cohérence data	
	22.avr	Vacances de Pâques		
10	29.avr	Abstraction du matériel: notion de driver	Labo interruption	
11	06.mai	Test Type de mémoires (RAM, ROM, new)	Labo interruption	test
12	13.mai	Conception de mémoire pour système embarqué	Labo système complet (hard + soft)	
13	20.mai	Conception de mémoire pour système embarqué	Labo système complet (hard + soft)	
14	27.mai	Conception de mémoire pour système embarqué	Férié: Ascension	
15	03.juin	Cor. exe/ Test	Labo système complet (hard + soft)	test
16	10.juin	Labo système complet (hard + soft)	Labo système complet (hard + soft)	
	17.juin	semaine sans cours		
	24.juin	Examens d'unité	Pas d'examen pour IFS	