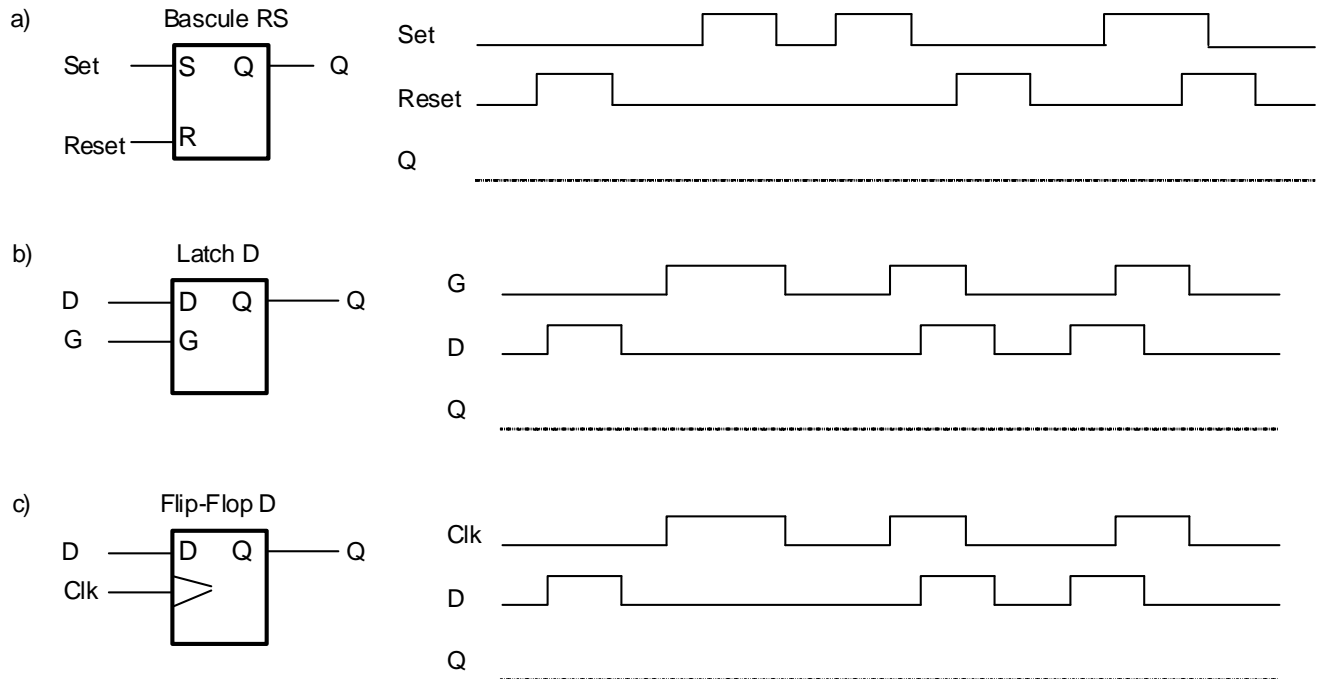


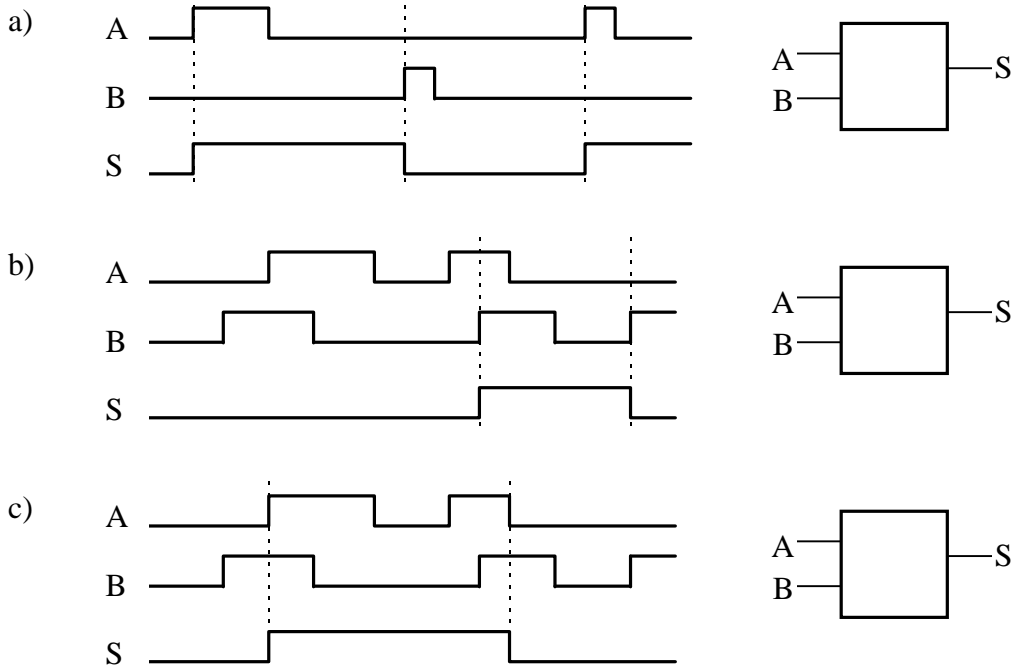
**Exercice 66:**

Complétez pour chaque bascule ci-dessous le chronogramme.



**Exercice 67:**

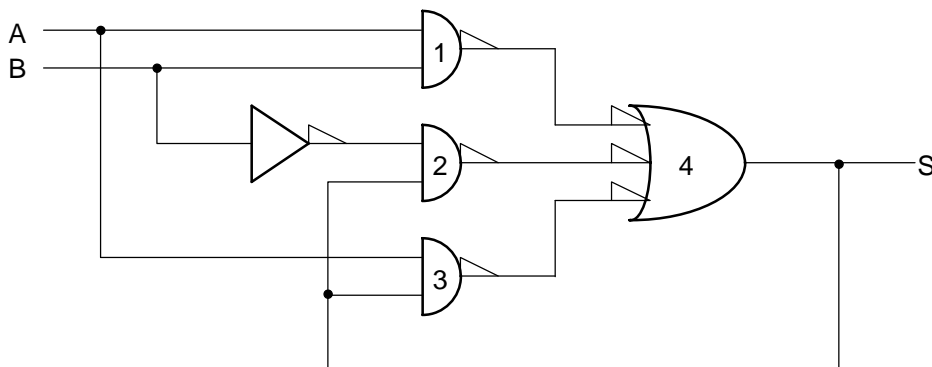
Indiquer quel est le type de bascule utilisé dans les circuits ci-dessous :



**Exercice 68:**

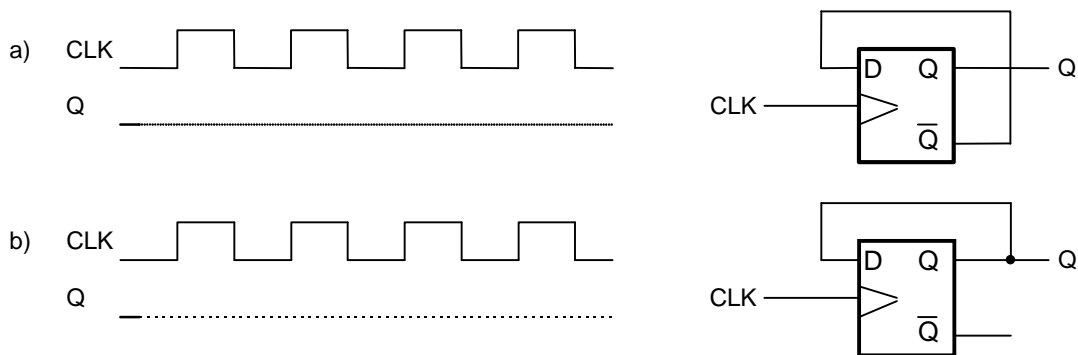
Quelle fonction réalise le circuit ci-dessous ?

Quel est le rôle de la porte no 3 ?



**Exercice 69:**

Compléter les chronogrammes pour les deux schémas suivants :



**Exercice 70:**

a) A quelle application (ou fonction), pensez-vous, que l'on puisse utiliser les deux montages de l'exercice précédent.

b) Réaliser un circuit synchrone ayant le comportement suivant :

- Si l'entrée RUN est active alors le signal **Sortie** change d'état à chaque flanc actif de l'horloge. La fréquence du signal **Sortie** est égal à Fhorloge divisé par 2
- Sinon, le signal de **Sortie** conserve son dernier état avant la désactivation de l'entrée RUN.

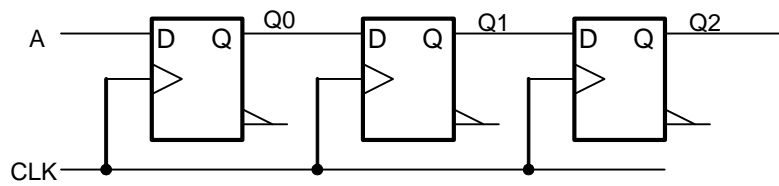
Vous devez donner toutes les étapes de votre conception de ce circuit synchrone.

**Exercice 71:**

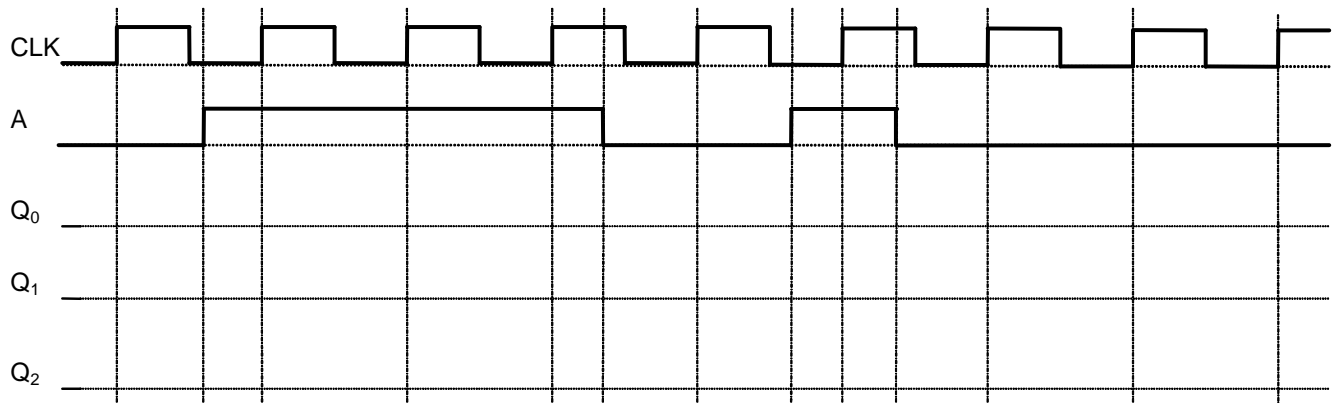
Réaliser un diviseur de fréquence *full synchrone* par 2 puis par 4.

**Exercice 72:**

Soit le schéma suivant :



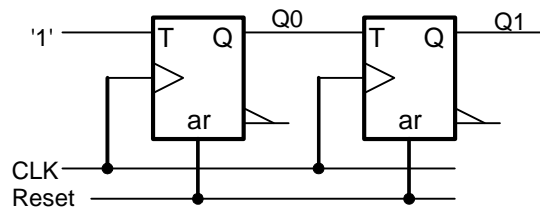
Compléter le chronogramme suivant :



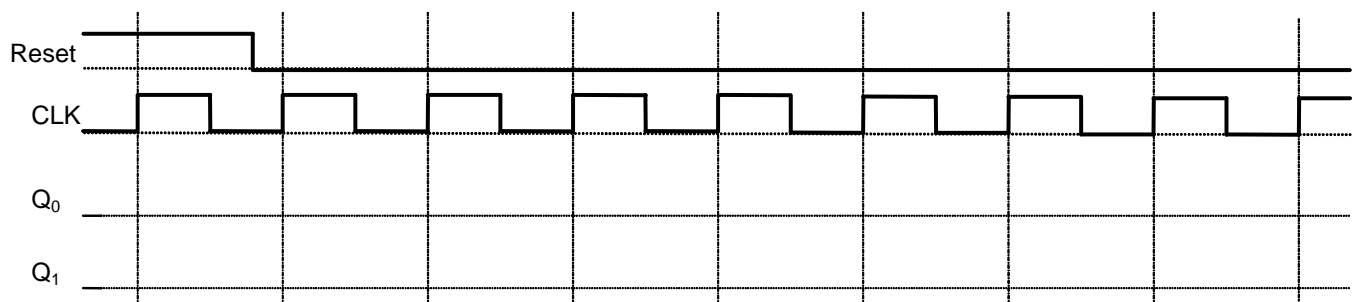
Quelle est la fonction réalisée par ce schéma ?

**Exercice 73:**

Soit le schéma suivant :



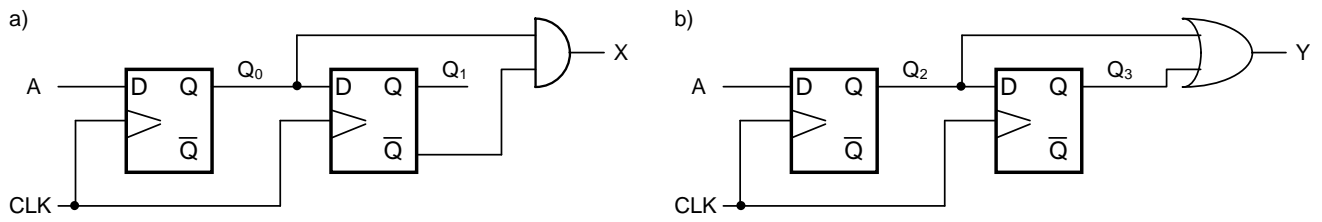
Compléter le chronogramme suivant :



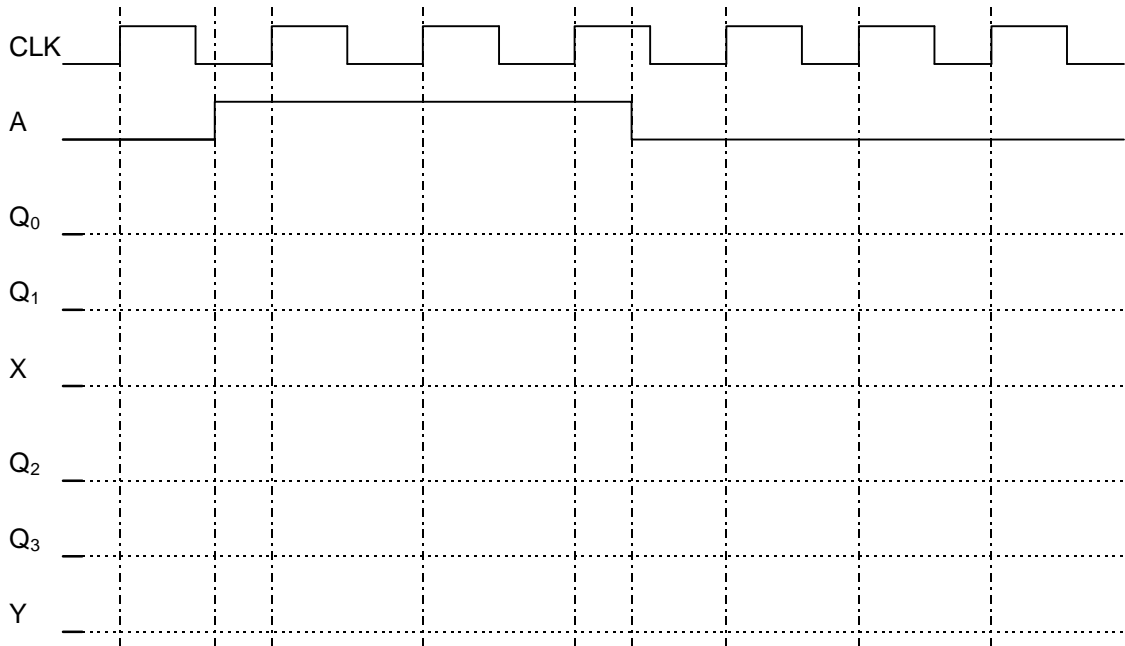
Quelle est la fonction réalisée par ce schéma ?

**Exercice 74:**

Soit les schémas suivants :

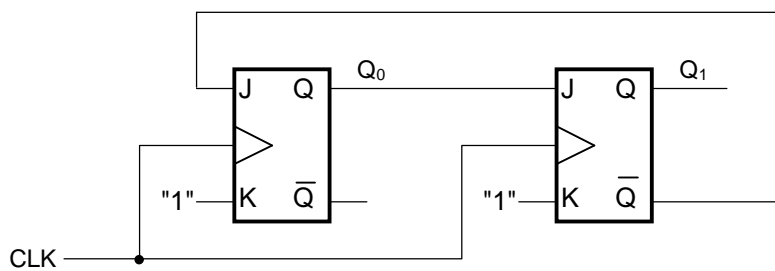


Compléter le chronogramme suivant pour les deux schémas ci-dessus :

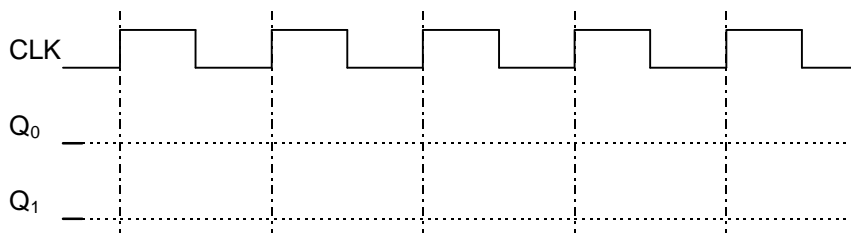


**Exercice 75:**

Soit le schéma suivant :



Compléter le chronogramme ci-dessous :



**Exercice 76 :**

Donner le schéma d'un flip-flop JK réalisé avec un flip-flop D et des portes logiques.