

Les liens à haute vitesse répondent au besoin de notre société d'échanger des volumes de données en forte croissance.

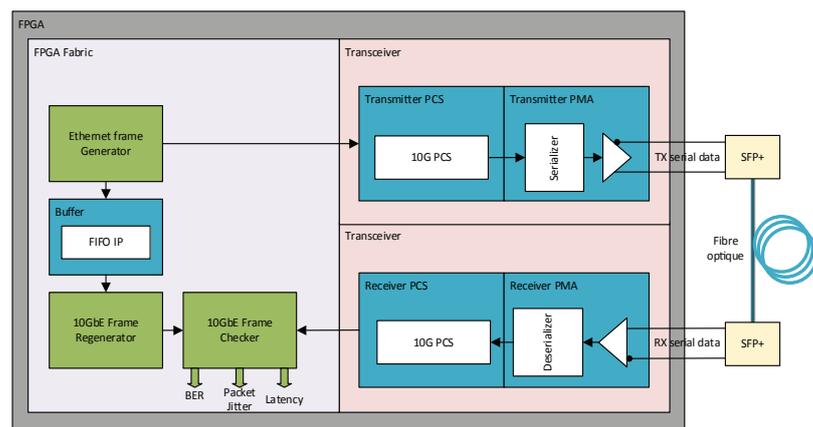
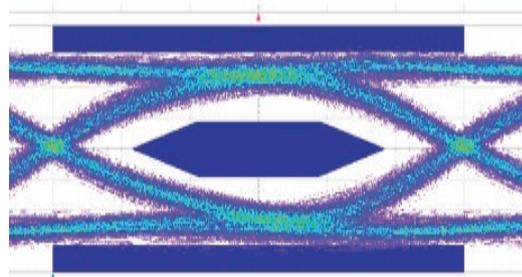
10Giga high speed link with FPGA

from physical line to Ethernet protocol

L'objectif de ce séminaire est de vous permettre de relever l'ensemble des défis liés aux designs de liaisons à très haute vitesse pour vos projets basés sur des technologies FPGA Altera ou Xilinx.

Design de PCB à haute vitesse

Apprenez les bases du design de liens séries à 10Gbit/s depuis les paramètres physiques et la simulation jusqu'aux règles de routage.

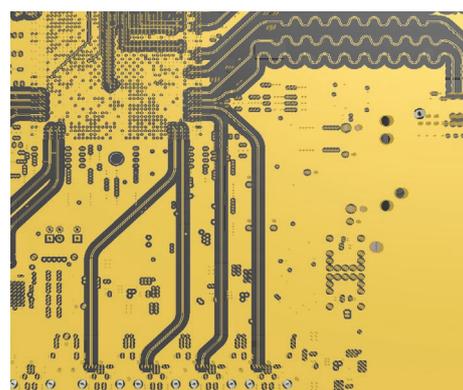


Analyser votre liaison série

Découvrez des moyens d'analyse de votre lien, paramétrez efficacement votre transceiver et obtenez une communication performante.

Mise en œuvre de liens 10 Gbit/s sur FPGA

Configurez l'IP de votre transceiver à l'aide des outils EDA pour le déployer sur les technologies Altera Stratix V ou Xilinx Virtex-7.



Générateur et analyseur de trames 10 Gigabit Ethernet

Validez et caractérisez la communication de votre système à l'aide d'un banc de test automatique de génération et vérification pour Ethernet 10 Gigabit.

Programme

9h00	Accueil des participants
9h30	Mot de bienvenue
9h40	Introduction aux liens série haute vitesse et utilisation avec des FPGA
10h30	Café
10h45	Physique des lignes de transmission et design d'une ligne sur PCB
12h15	Dîner
13h30	Caractérisation de liens à haute-vitesse
14h30	Mise en oeuvre d'un lien 10Gbit/s dans un FPGA
15h30	Café
15h45	Générateur et analyseur de trames 10 Gigabit Ethernet
16h45	Démonstration
17h00	Fin

Emplacement

Salle du séminaire : C23

HEIG-VD

Route de Cheseaux 1
1401 Yverdon-les-Bains



Pour venir en train

A la gare, prendre le bus no 1 jusqu'à l'arrêt «HEIG-VD». Les départs sont au 10, 30 et 50 de chaque heure.

Pour venir en voiture

Autoroute A1, sortie Yverdon-Sud, direction centre-ville, puis suivre la signalisation «HEIG-VD».

La HEIG-VD dispose d'un parking payant (CHF 2.- / jour)

Inscription

Finance d'inscription : 50.- CHF. Repas et pauses café inclus.

Renseignements et inscription par e-mail : reds@heig-vd.ch

Délai d'inscription : 31 août 2014