



### Le mot du directeur

Chers collègues,

Un nouveau semestre commence, avec son lot de cours et de laboratoires. Le REDS accueille 6 diplômants pour leur travail de bachelor. Xilinx annonce un futur RFSoc, un System on Chip comprenant de la logique, un ARM (dual ou quad-core), des DACs et des ADCs, pour le développement de systèmes pour la 5G. Bitvis vient de sortir UVVM2.0, leur méthodologie de vérification en VHDL-2008, disponible sous github. Parmi ces nouvelles, laquelle est la plus importante? Je vous laisse juger.

Bon semestre à tous!

Yann

### Actualités du REDS

#### Conférence DATE

Une démo du projet TFA présentée à la conférence DATE qui se déroulera du 28 au 30 mars à Lausanne. C'est une super opportunité !

<https://www.date-conference.com/exhibition/u-booth>

#### Nouveau projet

Alberto a conclu un accord avec Armasuisse pour un nouveau projet nommé WISE (Wireless Interoperability Spectrum Explorer).

Ce dernier représente la suite du projet RECOMS et débutera courant mars 2017.

Le but de WISE est d'utiliser les méthodologies développées lors du projet RECOMS et de les appliquer aux outils du marché

actuel (software et hardware), dans le domaine de la SDR (Software Defined Radio), afin de fournir un framework complet qui permet à un utilisateur de customiser très facilement sa propre application SDR.

### Vérification des systèmes numériques

La société norvégienne Bitvis (<http://bitvis.no/>) offre depuis une année, UVVM, une méthodologie de vérification exploitant VHDL-2008. Il s'agit d'une tentative réussie de copier ce qu'UVM et SystemVerilog offrent. La version 2.0 vient de sortir et est disponible sur Github: [https://github.com/UVVM/UVVM\\_All](https://github.com/UVVM/UVVM_All)

Cette méthodologie, en version 1.0 a déjà été utilisée sur plusieurs projets du REDS, et sera présentée lors du cours de master VSN. Un séminaire sera également proposé au REDS avant l'été. Stay tuned.



### Départ de Raphaël Buache

Nous souhaitons plein succès à Raphaël qui rejoindra la startup **Sootech SA** au 1er mars 2017 sur le site de Y-Parc. Nous espérons que ce nouveau défi professionnel sera une belle réussite et nous remercions Raphaël pour son excellente collaboration au sein de l'institut REDS.

### Agenda

Les Portes Ouvertes de l'HEIG-VD se dérouleront le vendredi **17 mars 2017** sur le site de St-Roch. Le thème sera la **R'évolution Numérique** et le projet SoondCreative a été retenu dans le top-ten

*Copyright © 2017 REDS HEIG-VD, All rights reserved.*

Vous êtes inscrits à cette newsletter étant donné que vous vous intéressez à la vie du REDS

**Our mailing address is:**

REDS HEIG-VD  
Rte de Cheseaux 1  
1400 Yverdon-les-Bains

Want to change how you receive these emails?  
You can [update your preferences](#) or [unsubscribe from this list](#)